**ESCUELA POLITÉCNICA NACIONAL**

**ESCUELA DE FORMACIÓN DE TECNÓLOGOS**

**TECNOLOGÍA EN ………………..**



**Laboratorio de ………….**

TRABAJO PREPARATORIO

**Práctica No: \_\_\_**

**Tema: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Realizado por:**

**Estudiante:**  **Grupo:**

**(Espacio Reservado)**

**Fecha de entrega: \_\_\_\_ / \_\_\_\_ / \_\_\_\_ f. \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**Año mes día Recibido por:**

**Sanción: \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**

**PERÍODO**

**2016 – A**

# - LABORATORIO DE ………………

# PREPARATORIO - PRÁCTICA X

## Objetivos:

* Indicar cuales son los objetivos de la practica a desarrollarse

## Desarrollo

## Cuestionario

* En esta sección se debe desarrollar las preguntas incluidas en la hoja guía con respecto al trabajo preparatorio

## Diseño

* En esta sección se debe justificar en base a cálculos y explicaciones el diseño de los circuitos requeridos en la sección de diseño de la hoja guía.

### Diagrama esquemático

* + Se deben incluir los diagramas de los circuitos a implementarse usando los símbolos respectivos para cada elemento a emplearse.

### Diagrama de conexiones

* + Se deben incluir las conexiones entre los diferentes elementos a utilizarse para lo que es necesario usar colocar la distribución de pines de los elementos. Este esquema muestra cómo será la implementación de manera práctica.

### Análisis de resultados esperados

* Para el desarrollo de esta sección es necesario realizar la simulación de los circuitos diseñados para verificar que cumplan con los requerimientos solicitados en la hoja guía.
* Para la simulación se podrá emplear cualquier paquete computacional

## Bibliografía / Referencias

* Incluir las fuentes bibliográficas empleadas para el desarrollo del trabajo preparatorio empleando el sistema de referencia de la IEEE