



ESCUELA DE FORMACIÓN DE TECNÓLOGOS  
CARRERA DE TECNOLOGÍA EN ELECTROMECAÁNICA  
CARRERA DE TECNOLOGÍA EN ELECTRÓNICA Y TELECOMUNICACIONES

PLAN DE TRABAJO DE TITULACIÓN

TIPO DE TRABAJO DE TITULACIÓN: PROYECTO INTEGRADOR

<b>I.- INFORMACIÓN BÁSICA</b>	
<b>PROPUESTO POR:</b> Ing. Adrián Llumiquinga MSc.	<b>LÍNEA DE INVESTIGACIÓN:</b> Instrumentación y Metrología <b>ÁREA DE CONOCIMIENTO:</b> Instrumentación Electrónica
<b>AUSPICIADO POR:</b>	<b>FECHA:</b> 18 de enero de 2018
<b>II.- INFORMACIÓN DEL TRABAJO DE TITULACIÓN</b>	
<b>1. Título del Trabajo de Titulación</b> <b>IMPLEMETACIÓN DE FUENTES DE BAJO VOLTAJE PARA LAS MESAS DEL LABORATORIO DE ELECTRICIDAD DE LA ESFOT UTILIZANDO FUENTES DE COMPUTADORAS DADAS DE BAJA POR LA ESCUELA POLITÉCNICA NACIONAL.</b>	
<b>2. Objetivo General</b> Implementar fuentes de bajo voltaje para las mesas del laboratorio de electricidad de la ESFOT utilizando fuentes de computadoras dadas de baja por la Escuela Politécnica Nacional.	
<b>Descripción</b> En las mesas de trabajo del Aula 17 y 20 se requiere de fuente de alimentación con distinto voltaje. Este voltaje puede ser suministrado por las fuentes de CPU de computadores. En las bodegas de la EPN se encuentran cientos de computadoras dadas de baja cuyas fuentes pueden ser utilizadas para suministrar los voltajes requeridos. Se propone reutilizar estas fuentes en las mesas de trabajo para que los estudiantes puedan conectar sus circuitos electrónicos.	

  
Ing. Adrián Llumiquinga MSc.  
DOCENTE ESFOT  
C.C 171089221-5